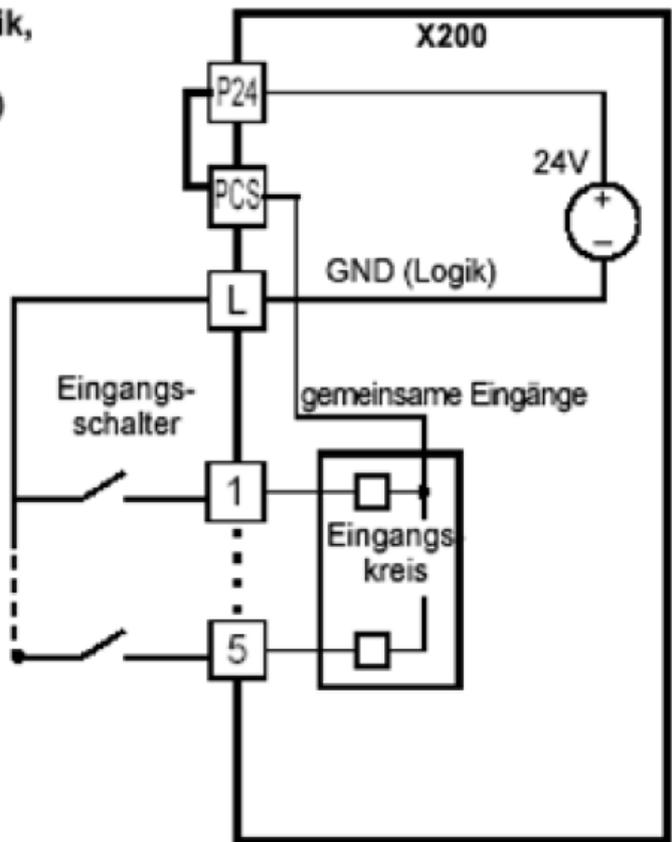
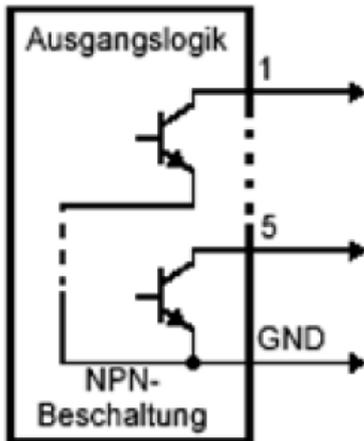


**Beschaltung mit negativer Logik,
Versorgung intern**
Brücke zwischen PCS - P24 (Sink)

Ausgänge Open-Collector,
NPN-Transistor



**Beschaltung mit positiver Logik,
Versorgung intern**
Brücke zwischen PCS - L (Source)

Ausgang Open-Collector,
PNP-Transistor

